

**LEMBAR PENGESAHAN**  
**TUGAS AKHIR**

**PERANCANGAN DAN IMPLEMENTASI *CONVOLUTIONAL ENCODER***  
**DAN *VITERBI DECODER* MENGGUNAKAN FPGA**

*(Design and Implementation of Convolutional Encoder  
and Viterbi Decoder using FPGA)*

Oleh :

**MUHAMAD FINDA MUSTOFA**  
**115080104**

Telah disetujui dan disahkan sebagai Tugas Akhir  
Program S1 Teknik Elektro Fakultas Elektro dan Komunikasi  
Institut Teknologi Telkom

Pembimbing I

Pembimbing II

**Iswahyudi Hidayat, ST.,MT.**

NIK: 02770269-1

**Budi Prasetya, ST.,MT.**

NIK: 01750251-1